

**IN THE UNITED STATES PATENT AND TRADEMARK OFFICE**

In re Patent Application of )  
Kazuhiro ISHIGURO et al. ) Group Art Unit: Unassigned  
Application No.: Unassigned ) Examiner: Unassigned  
Filed: August 25, 2003 ) Confirmation No.: Unassigned  
For: IMAGE FORMING APPARATUS AND )  
IMAGE FORMING METHOD )

**CLAIM FOR CONVENTION PRIORITY**

Commissioner for Patents  
P.O. Box 1450  
Alexandria, VA 22313-1450

Sir:

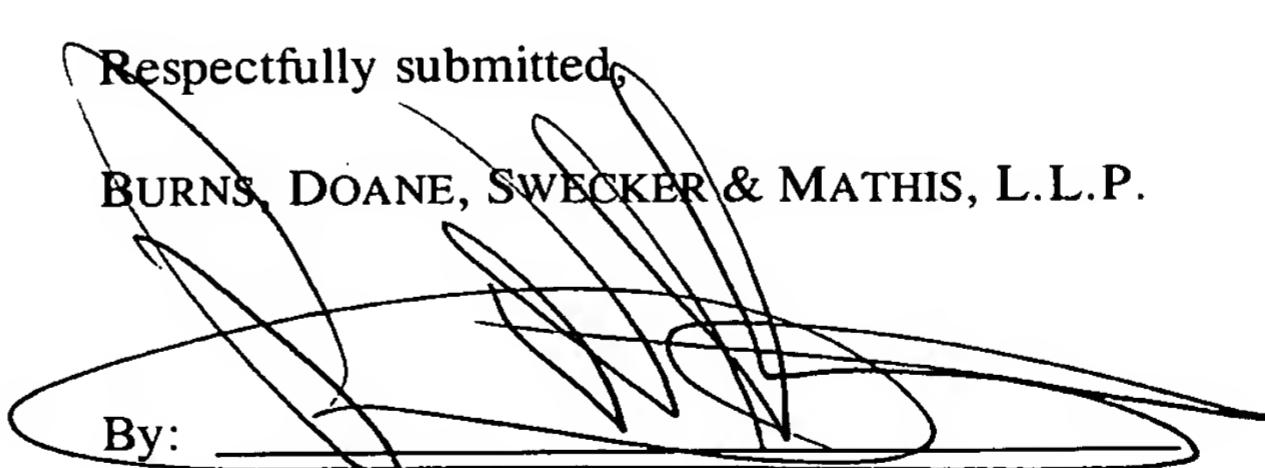
The benefit of the filing date of the following prior foreign application in the following foreign country is hereby requested, and the right of priority provided in 35 U.S.C. § 119 is hereby claimed:

Japan Patent Application No. 2002-245034

Filed: August 26, 2002

In support of this claim, enclosed is a certified copy of said prior foreign application. Said prior foreign application was referred to in the oath or declaration. Acknowledgment of receipt of the certified copy is requested.

Respectfully submitted,  
**BURNS, DOANE, SWECKER & MATHIS, L.L.P.**

By:   
Platon N. Mandros  
Registration No. 22,124

Date: August 25, 2003

P.O. Box 1404  
Alexandria, Virginia 22313-1404  
(703) 836-6620

JAPAN PATENT OFFICE

This is to certify that the annexed is a true copy of the following application as filed with this Office.

Date of Application: August 26, 2002

Application Number: Patent Application No. 2002-245034  
[ ST.10/C ]: [ JP2002-245034 ]

Applicant(s): MINOLTA CO., LTD.

July 31, 2003

Commissioner,  
Japan Patent Office

Yasuo IMAI

Certification No. 2003-3061356

日本国特許庁  
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日 2002年 8月26日  
Date of Application:

出願番号 特願2002-245034

Application Number:

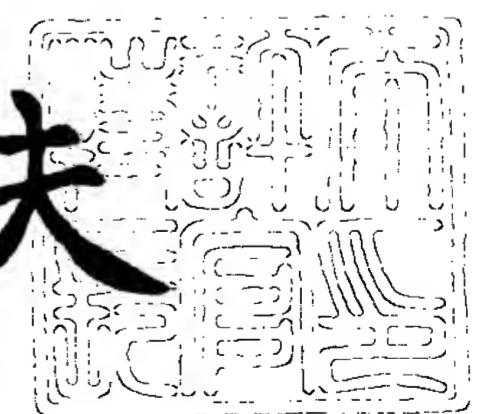
[ST. 10/C] : [JP2002-245034]

出願人 ミノルタ株式会社  
Applicant(s):

2003年 7月31日

特許庁長官  
Commissioner,  
Japan Patent Office

今井康夫



出証番号 出証特2003-3061356

【書類名】 特許願  
【整理番号】 M1318800  
【提出日】 平成14年 8月26日  
【あて先】 特許庁長官 殿  
【国際特許分類】 G03G 15/01  
【発明の名称】 画像形成装置  
【請求項の数】 5  
【発明者】  
【住所又は居所】 大阪市中央区安土町二丁目3番13号大阪国際ビル ミ  
ノルタ株式会社内  
【氏名】 石黒 和宏  
【発明者】  
【住所又は居所】 大阪市中央区安土町二丁目3番13号大阪国際ビル ミ  
ノルタ株式会社内  
【氏名】 廣田 好彦  
【特許出願人】  
【識別番号】 000006079  
【氏名又は名称】 ミノルタ株式会社  
【代理人】  
【識別番号】 100105751  
【弁理士】  
【氏名又は名称】 岡戸 昭佳  
【連絡先】 052-218-7161  
【選任した代理人】  
【識別番号】 100097009  
【弁理士】  
【氏名又は名称】 富澤 孝

## 【選任した代理人】

【識別番号】 100098431

## 【弁理士】

【氏名又は名称】 山中 郁生

## 【手数料の表示】

【予納台帳番号】 044808

【納付金額】 21,000円

## 【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9716116

## 【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 画像形成装置

【特許請求の範囲】

【請求項1】 色ごとの画像形成部により重ね合わせ画像を形成するタンデム式の画像形成装置において，

基準色に対する各色の主走査方向の倍率補正データを記憶する補正メモリと，

基準色の主走査方向倍率を記憶する基準倍率メモリと，

画像クロックを発生する画像クロック発生部と，

基準色の主走査方向倍率により画像クロックを変調した基準倍率クロックに基づいて前記補正メモリから各色の主走査方向の倍率補正データを読み出す読み出し手段と，

前記読み出し手段により読み出された各色の主走査方向の倍率補正データに基づいて画像クロックを変調し，色ごとの変調クロックを生成する変調クロック生成部と，

前記変調クロック生成部により生成された色ごとの変調クロックと色ごとの画像データとに従って，前記各画像形成部への制御信号を生成する画像形成制御部とを有し，

前記各画像形成部は，前記画像形成制御部からの色ごとの制御信号に従って画像形成を行うことを特徴とする画像形成装置。

【請求項2】 請求項1に記載する画像形成装置において，

基準色に対する各色の主走査方向の位置ずれ量を検出する位置ずれ検出手段と，

前記位置ずれ検出手段により検出された位置ずれ量に基づいて各色の倍率補正データを生成する倍率補正データ生成手段とを有し，

前記補正メモリには，前記倍率補正データ生成手段により生成された倍率補正データが記憶されることを特徴とする画像形成装置。

【請求項3】 請求項1または請求項2に記載する画像形成装置において，

前記各画像形成部の1つが基準色の画像を形成するものであり，

前記画像形成制御部は，基準色については基準倍率クロックと基準色の画像デ

ータとに従って制御信号を生成し、

前記補正メモリに記憶される基準色以外の各色の倍率補正データが、主走査方向内の位置による倍率のばらつきを補正する部分倍率補正であり、

前記変調クロック生成部で生成する基準色以外の各色の変調クロックが、主走査方向内の位置に応じてクロックスピードが変化する部分変調クロックであることを特徴とする画像形成装置。

**【請求項4】** 請求項3に記載する画像形成装置において、

前記補正メモリに記憶される基準色以外の各色の倍率補正データが、主走査方向の区間ごとにその区間における倍率を指定したものであり、

前記変調クロック生成部は、基準倍率クロックの所定数のカウントごとにクロックスピードを変更することを特徴とする画像形成装置。

**【請求項5】** 請求項1から請求項4までのいずれか1つに記載する画像形成装置において、

前記画像形成制御部における各色の制御信号の生成を同期させる同期手段を有することを特徴とする画像形成装置。

#### 【発明の詳細な説明】

##### 【0001】

##### 【発明の属する技術分野】

本発明は、タンデムフルカラー機によって画像を形成するための画像形成装置に関する。さらに詳細には、各色の局所的なずれを補正する画像形成装置に関するものである。

##### 【0002】

##### 【従来の技術】

画像形成部を各色ごとに有するタンデム方式のカラー画像形成装置では、像担持体が複数存在するために、各色間の位置ずれが生じる場合がある。例えば、光学部品の公差や取付誤差、像担持体の取付誤差、温度等の環境変化による装置全体のゆがみなどの原因によって、転写ベルト等に形成された各色のトナー像の位置が互いにずれるのである。そのため、従来より、レジストパターンを使用して各色の位置ずれを検出して補正することが行われている。所定形状のレジストパ

ターンを各色ごとに転写ベルト等に形成し、それぞれの位置を光学センサ等で検出するのである。その結果に基づいて、各種の補正を行うことにより、カラー画像の色ずれを減少させている。

#### 【0003】

ここで、位置ずれのうち主走査方向の成分としては、全体の倍率のずれや書き出し位置のずれの他に、倍率の部分的なばらつきがある。この部分的な倍率のずれを補正することを部分倍率補正という。従来、部分倍率補正は、光源のビデオクロックを変調させて各ドットの大きさを変更することで行っている。例えば、特開平11-198435号公報では、以下のように部分倍率補正を行う方法が開示されている。すなわち、主走査方向の倍率のばらつきを検出して、出力画像クロックの周波数を1走査の間にどれだけ変化させればよいかを算出する。そして、1走査の間にその算出値だけ変化するように、基準となる周波数から一定の変化幅で出力画像クロックの周波数を変化させるのである。

#### 【0004】

##### 【発明が解決しようとする課題】

しかしながら、前記した従来の主走査方向部分倍率補正方法では、場所によらず一定の均一なずれにしか対処できない。例えば、左端付近と右端付近とが伸びて、中央部が縮んでいる場合等には対応不可能であるという問題点があった。

#### 【0005】

本発明は、前記した従来の画像形成装置が有する問題点を解決するためになされたものである。すなわちその課題とするところは、場所によらず一定の均一なずれのみでなく、種々の部分的なばらつきに対する部分倍率補正を可能とした画像形成装置を提供することにある。

#### 【0006】

##### 【課題を解決するための手段】

この課題の解決を目的としてなされた本発明の画像形成装置は、色ごとの画像形成部により重ね合わせ画像を形成するタンデム式の画像形成装置であって、基準色に対する各色の主走査方向の倍率補正データを記憶する補正メモリと、基準色の主走査方向倍率を記憶する基準倍率メモリと、画像クロックを発生する画像

クロック発生部と、基準色の主走査方向倍率により画像クロックを変調した基準倍率クロックに基づいて補正メモリから各色の主走査方向の倍率補正データを読み出す読み出し手段と、読み出し手段により読み出された各色の主走査方向の倍率補正データに基づいて画像クロックを変調し、色ごとの変調クロックを生成する変調クロック生成部と、変調クロック生成部により生成された色ごとの変調クロックと色ごとの画像データとに従って、各画像形成部への制御信号を生成する画像形成制御部とを有し、各画像形成部は、画像形成制御部からの色ごとの制御信号に従って画像形成を行うものである。

#### 【0007】

本発明の画像形成装置によれば、画像クロック発生部によって発生された画像クロックが、変調クロック生成部によって変調される。このとき、基準色は基準倍率メモリに記憶された主走査方向倍率によって補正され、その他の各色は補正メモリに記憶された倍率補正データによって補正される。従って、倍率補正データが主走査方向の部分的なばらつきに対応して記憶されていれば、変調クロックは部分的に補正変調されたものとなる。さらに、この変調クロックに従って各画像形成部への制御信号が生成されるので、場所によらず一定の均一なずれのみでなく、種々の部分的なばらつきに対する部分倍率補正が可能となる。また、その倍率補正データは、基準倍率クロックに基づいて読み出されるので、変調クロックの変調タイミングは基準色に合わせられたものとなる。従って、主走査方向倍率は基準色にそろえられ、部分倍率は各色ごとに補正された画像が形成される。

#### 【0008】

さらに、本発明の画像形成装置は、基準色に対する各色の主走査方向の位置ずれ量を検出する位置ずれ検出手段と、位置ずれ検出手段により検出された位置ずれ量に基づいて各色の倍率補正データを生成する倍率補正データ生成手段とを有し、補正メモリには、倍率補正データ生成手段により生成された倍率補正データが記憶されるものである。

このようにすれば、基準色に対する各色の主走査方向の位置ずれ量が検出され、その位置ずれ量から倍率補正データが生成される。さらに、生成された倍率補正データが補正メモリに記憶されるので、画像形成時にこの倍率補正データを使

用して主走査方向の部分倍率補正をすることができる。

#### 【0009】

さらに、本発明の画像形成装置は、各画像形成部の1つが基準色の画像を形成するものであり、画像形成制御部は、基準色については基準倍率クロックと基準色の画像データとに従って制御信号を生成し、補正メモリに記憶される基準色以外の各色の倍率補正データが、主走査方向内の位置による倍率のばらつきを補正する部分倍率補正であり、変調クロック生成部で生成する基準色以外の各色の変調クロックが、主走査方向内の位置に応じてクロックスピードが変化する部分変調クロックであることが望ましい。

このようにすれば、基準色については、基準倍率クロックと基準色の画像データとに従って画像形成される。一方、他の各色は倍率補正データによって変調された部分変調クロックに従って画像形成される。すなわち、主走査方向内の位置に応じてクロックスピードが変化されるので、主走査方向内の位置によって、部分的な倍率補正が可能となるからである。

#### 【0010】

さらに、本発明の画像形成装置は、補正メモリに記憶される基準色以外の各色の倍率補正データが、主走査方向の区間ごとにその区間における倍率を指定したものであり、変調クロック生成部は、基準倍率クロックの所定数のカウントごとにクロックスピードを変更することが望ましい。

このようにすれば、主走査方向内の位置を各区間ごとに指定できる。さらに、クロックスピードが基準倍率クロックの所定数のカウントごとに変更されれば、基準色に対して均一な間隔でその区間の倍率補正が行われるからである。

#### 【0011】

さらに、本発明の画像形成装置は、画像形成制御部における各色の制御信号の生成を同期させる同期手段を有することが望ましい。

このようにすれば、各色の画像形成部によって形成される各色の画像が、その主走査方向のスタート位置がそろったものとなるからである。

#### 【0012】

また、色ごとの画像形成部により重ね合わせ画像を形成するタンデム式の画像

形成装置であって、画像形成用の画像データを主走査方向のラインごとに記憶する調停メモリと、色ごとの画像データの入力を受けて入力側クロックに従って画像形成用の画像処理を行い、画像処理後の画像データを入力側クロックに従って調停メモリに書き込む画像処理部と、画像処理部および調停メモリに入力側クロックを供給する入力側クロック供給部と、画像クロックを発生する画像クロック発生部と、各色の主走査方向の倍率補正データに基づいて画像クロックを変調し、色ごとの変調クロックを生成する変調クロック生成部と、変調クロック生成部により生成された色ごとの変調クロックに従って調停メモリから色ごとの画像データを読み出し、各画像形成部への制御信号を生成する画像形成制御部とを有し、各画像形成部は、画像形成制御部からの色ごとの制御信号に従って画像形成を行うものもまた有用である。

#### 【0013】

このような画像形成装置では、画像クロックが倍率補正データに基づいて変調され、各色の画像形成部への制御信号が生成される。その際、変調クロックに従って調停メモリから画像データが読み出されるので、その読み出しタイミングは一定ではない。一方、調停メモリと画像処理部とには、変調クロックとは異なる入力側クロックが供給されるので、クロックの変調による影響を受けることはない。従って、画像処理部の動作クロックは一定とすることができる。さらに、読み出しのためのクロックが変調されたものであっても、読み出しタイミングが書き込みタイミングを追い越すことなくスピード調停が行われるようにすることができる。

#### 【0014】

##### 【発明の実施の形態】

以下、本発明を具体化した実施の形態について、添付図面を参照しつつ詳細に説明する。本実施の形態は、シアン（C）、マゼンダ（M）、イエロー（Y）、ブラック（K）の4色構成のタンデム方式カラー画像形成装置に本発明を適用したものである。

#### 【0015】

本実施の形態の画像形成装置は、図1に示すように概略構成されている。まず

、転写ベルト1が搬送ローラ2, 3によって回転可能に保持されている。その転写ベルト1に沿って、各色の画像形成部4C, 4M, 4Y, 4Kが配置されている。各画像形成部4C, 4M, 4Y, 4Kは、それぞれ像担持体5C, 5M, 5Y, 5Kとその露光のためのレーザドライバ6C, 6M, 6Y, 6Kとを有している。この画像形成装置で画像を形成するときには、各色の像担持体5C, 5M, 5Y, 5Kは、それぞれ各色のレーザドライバ6C, 6M, 6Y, 6Kによって露光され、各色の静電潜像が形成される。次に、その静電潜像が現像されて各色のトナー画像が形成される。そして、その各色のトナー画像が転写ベルト1上に重ね合わされることによりカラー画像が形成されて、用紙に転写されるのである。

### 【0016】

このような画像形成装置では、各色ごとに像担持体5C, 5M, 5Y, 5Kを有していることから、さまざまな原因によって各色の画像の位置ずれが発生しうる。そこで、位置ずれの補正をするために、まずその位置ずれの度合いを検出する。そのために、図1と図2に示すように、各色の画像形成部4C, 4M, 4Y, 4Kの下流側には、転写ベルト1の幅方向（主走査方向）に沿って、複数のレジストマーク検出センサ7が設けられている。このレジストマーク検出センサ7は光学センサであり、転写ベルト1上に形成されたレジストマーク8C, 8M, 8Y, 8K等のトナー像を検出するためのものである。

### 【0017】

さらに、この画像形成装置は、図3に示すように、検出されたレジストマーク8C, 8M, 8Y, 8Kの位置から、各色の補正係数を算出するための構成をしている。すなわち、検出センサ7に加えてA/D変換回路10, CPU11および、各色用の補正係数メモリ15Y, 15M, 15Cである。ここでは、ブラック（K）を基準色とし、他の3色をブラックの位置に合わせることとした。そのため、補正係数メモリは、ブラック以外の3色用が備えられている。さらに、CPU11には、3色（Y, M, C）の画素間隔カーブを作成する画素間隔カーブ作成部12、ブラックの画素間隔カーブを作成する基準カーブ作成部13、3色の画素間隔カーブを基準カーブと比較する画素間隔カーブ比較部14が備

えられている。

#### 【0018】

これらの構成によるレジストマーク検出と補正係数算出の動作を説明する。この処理は、準備処理であり、画像形成装置の立ち上げ時や画像形成中以外の時間等に適宜行われる。まず、図2に示すように、各色の画像形成部4C, 4M, 4Y, 4Kによって、転写ベルト1上にレジストマークを形成する。レジストマークは、あらかじめ決められたパターンとして記憶されており、各色の画像形成部4C, 4M, 4Y, 4Kはそのデータに基づいて転写ベルト1上にトナー像を形成する。このとき、各色のレジストマークは、検出センサ7の個数に対応して主走査方向に複数個並べて作成される。形成された各色のレジストマークは、転写ベルト1の回転によって順次、検出センサ7の位置に到達し、検出センサ7によって検出される。この後、転写ベルト1に形成されたレジストマークは、用紙に転写されることなくクリーニングされる。

#### 【0019】

検出センサ7の検出信号はA/D変換回路10に入力されてデジタル信号に変換される。そして、そのデジタル信号がCPU11に入力される。CPU11では、入力されたデジタル信号から、画素間隔カーブを作成する。ブラック以外の3色のデータから、画素間隔カーブ作成部12によって各色の画素間隔カーブ16(Y, M, C)が作成される。そして、ブラックのデータから、基準カーブ作成部13によってブラックの画素間隔カーブである基準カーブ17が作成される。

#### 【0020】

画素間隔カーブ16は、図4に例示するように、各画素の主走査方向の印字位置と画素番号との関係を表すものである。これにより、各位置における画素間の伸び縮みが表されている。画素間隔カーブ作成部12や基準カーブ作成部13では、複数の検出センサ7の検出結果から、その間を補間することによってこの画素間隔カーブ16や基準カーブ17を作成する。なお、図4では、基準カーブ17を直線で表しているが、これは必ずしも直線になるとは限らない。

#### 【0021】

次に、CPU11では、画素間隔カーブ比較部14によって、3色の画素間隔カーブ16(Y, M, C)をそれぞれ基準カーブ17と比較する。画素間隔カーブ比較部14では、各色ごとにまず主走査方向全体を複数の部分に分け、各部分における画素間の伸び縮みの度合いを基準カーブ17と比較する。そして、その各部分の伸び縮みを基準カーブ17と合わせるための補正係数を算出する。そして、その算出した補正係数を、その位置を示すアドレスとともに補正係数メモリ15Y, 15M, 15Cに記憶させる。

#### 【0022】

次に、画像形成装置の画像形成のための構成について、図5と図6を使用して説明する。これらは、入力された画像データに応じて、主走査方向の部分倍率補正を行った画像を形成する構成部分である。この画像形成は、前述の準備処理を終了し、補正係数メモリ15Y, 15M, 15Cに各色の補正係数がアドレスに対応させて記憶されている状態で行われるものである。この画像形成処理は、一般に使用者の指示によって実行される。

#### 【0023】

この画像形成装置は、図5に示すように、画像データ20の入力を受けて4色の入力データ(Y, M, C, K)を作成する画像処理部21、各色の入力データを受けて各画像形成部4C, 4M, 4Y, 4Kを駆動する出力部30Y, 30M, 30C, 30Kとの間のスピードの違いを調停する調停メモリ22Y, 22M, 22C, 22Kを有している。調停メモリ22Y, 22M, 22C, 22Kは、FIFO型のメモリである。さらに、全体の動作のためのクロックを生成する画像クロック生成部23と、画像クロック生成部23で生成されたクロックを画像処理部21に適合するように周波数変調する処理部用周波数変調回路24とを有している。

#### 【0024】

出力部30Y, 30M, 30C, 30Kは、図5と図6に示すように、各色の入力データ(Y, M, C, K)に基づいて、各色の画像形成部のレーザドライバ6Y, 6M, 6C, 6K(図1参照)を駆動させ、各色の画像を出力するための構成部分である。各出力部30Y, 30M, 30C, 30Kの内部は、図6に示

すように、構成されている。出力部30Yは、補正係数メモリ15Y（図3参照），周波数変調回路31Y，同期回路32Y，PWM（パルス幅変調回路）33Y，レーザドライバ6Yを有している。ブラック以外の他の2色の出力部30M，30Cも同様の構成である。

#### 【0025】

一方、ブラックの出力部30Kは、補正係数メモリに代えてレジスタ35とアドレス生成回路36とを有している。ブラックは基準色であるので、部分倍率補正はされないで出力される。このため、補正係数メモリは不要なのである。しかし、主走査方向全体の倍率を補正する主走査倍率補正は行われるので、そのための設定値がレジスタ35に保持されているのである。この値は、補正係数メモリ15Y，15M，15Cの内容と同様に、準備処理において、検出センサ7の検出値を利用してCPU11で算出され、レジスタ35に書き込まれている。

#### 【0026】

次に、この画像形成装置の動作を説明する。まず、図5に示した画像処理部21周辺の動作を説明する。この画像形成装置では、基となる画像クロックは画像クロック生成部23でのみ生成され、このクロックが変調されて各部で使用されている。各色の画像データ20は、画像処理部21に入力されてスクリーン処理や誤差拡散処理等の処理がされ、1ラインごとの各色の入力データが生成される。この画像処理部21では、動作クロックは一定である必要があるので、画像クロック生成部23で生成されたクロックを処理部用周波数変調回路24で変調した処理部用クロックを使用している。さらに、この同じ処理部用クロックは、各色の調停メモリ22Y，22M，22C，22Kにも入力される。このクロックに同期して、1ラインごとの各色の入力データが調停メモリ22Y，22M，22C，22Kに書き込まれる。

#### 【0027】

次に、図6を参照してブラックの出力部30Kの動作を説明する。画像クロック生成部23で生成された画像クロックは、周波数変調回路31Kに入力される。周波数変調回路31Kは、レジスタ35に保持されている値を使用して、画像クロックの周波数を所定倍に変調する。主走査倍率補正のためである。この変調

画像クロック（K）は、調停メモリ22Kと同期回路32Kとアドレス生成回路36とに入力される。調停メモリ22Kは、この変調画像クロック（K）に同期して、1ライン分の入力データ（K）を出力する。同期回路32Kは、この変調画像クロック（K）を基準信号40に同期させたPWM駆動クロック（K）をPWM33Kへ入力する。基準信号40は、出力部の走査開始を示すSOS信号であり、各色のPWM駆動クロックは基準信号40によって同期される。PWM33Kは、PWM駆動クロック（K）と調停メモリ22Kから読み出された入力データ（K）との入力を受けて、レーザドライバ6Kを駆動するパルスを発生する。

#### 【0028】

また、アドレス生成回路36は、入力された変調画像クロック（K）からアドレスを生成する。このアドレスは、前述した画素間隔カーブ比較部14において、主走査方向全体を複数部分に分けた際の各部分の位置に対応しているが、その発生タイミングは、ブラックの変調画像クロック（K）に同期している。アドレス生成回路36が生成するアドレスは、補正係数メモリ15Y, 15M, 15Cに入力され、対応する各補正係数が読み出される。

#### 【0029】

次に、イエローの出力部30Yの動作を説明する。他の2色の出力部30M, 30Cの動作も同様である。画像クロック生成部23で生成された画像クロックは、周波数変調回路31Yに入力される。また、アドレス生成回路36で生成されたアドレスが補正係数メモリ15Yに入力される。補正係数メモリ15Yは、入力されたアドレスに対応する補正係数を周波数変調回路31Yへ出力する。周波数変調回路31Yは、補正係数メモリ15Yから入力した補正係数に従って、画像クロックの周波数を補正変調する。これにより、変調画像クロック（Y）が生成される。この変調画像クロック（Y）の周波数は、アドレスごとに補正されて部分的に変化したものとなっている。

#### 【0030】

この変調画像クロック（Y）は、調停メモリ22Yと同期回路32Yとに入力される。これにより、調停メモリ22Yは、この変調画像クロック（Y）に同期

して、1ライン分の入力データ（Y）を出力する。同期回路32Yは、この変調画像クロック（Y）を基準信号40に同期させたPWM駆動クロック（Y）をPWM33Yへ入力する。PWM33Yは、PWM駆動クロック（Y）と調停メモリ22Yから読み出された入力データ（Y）との入力を受けて、レーザドライバ6Yを駆動するパルスを発生する。

### 【0031】

ここでは、補正係数メモリ15Y, 15M, 15Cから各補正係数を読み出すアドレスを発生させるタイミングをブラックの変調画像クロック（K）から生成している。これにより、各色の周波数切り替えのタイミングが一致し、1ラインの長さは各色とも等しいものとなる。なお、このブラックのクロックをアドレス生成の基準として使用しない場合には、別途発振器等を使用してアドレス生成用の基準クロックを出力させる必要がある。また、各色の周波数変調回路31Y, 31M, 31Cの出力クロックをフィードバックして補正係数メモリ15Y, 15M, 15Cの読み出しに使用することは好ましくない。その場合には閉ループが作成され、メモリの設定値によっては発振現象を起こす可能性があるからである。

### 【0032】

また、このような画像形成装置では、画像処理部21と出力部30Y, 30M, 30C, 30Kとの駆動クロックは異なっていることがある。特にここでは、補正のために各色の変調画像クロック（Y, M, C, K）は部分ごとに変化するものとなっている。そこで、画像処理部21と出力部30Y, 30M, 30C, 30Kとの間に調停メモリ22Y, 22M, 22C, 22Kを備え、処理部用クロックに同期して書き込まれ、各色の変調画像クロック（Y, M, C, K）に同期して読み出されるようにしている。従って、各色の変調画像クロック（Y, M, C, K）が変化した場合でも、画像処理部21の動作に影響を与えることがない。さらに、これらの動作速度が大きく異なった場合でも、調停メモリ22Y, 22M, 22C, 22Kによって調停される。また、これらの基となるクロックは、画像クロック生成部23によって生成されるクロックのみであるので、画像クロック生成部23を調整するだけで、全体の動作速度の調整等をすることがで

きる。

### 【0033】

次に、図7を使用して、各回路部分において画像クロックが変化する様子を説明する。まず、画像クロック生成部23で基となる画像クロック51が生成される。これは、一定周期のクロックである。このクロックから、処理部用周波数変調回路24によって画像処理用の画像クロック52が生成される（図5参照）。この画像クロック52も、一定周期のクロックである。図7では、画像クロック52は画像クロック51と同じ周波数で表しているが、これらの周波数は異なっていてもかまわない。一方、出力部30Y、30M、30C、30Kには、基となる画像クロック51が入力される。

### 【0034】

出力部30Kでは、画像クロック51は、周波数変調回路31Kによって所定倍に変調され、変調画像クロック（K）が生成される。そして、この変調画像クロック（K）を同期回路32Kによって基準信号40に同期させたものが、PWM駆動クロック（K）53である（図6参照）。さらに、変調画像クロック（K）から、アドレス生成回路36によって補正係数メモリ15Yの読み出しアドレスが生成される。図7では、8クロックごとに1アドレスとしている。このアドレスの区切り方はこれに限るものではないが、全体を均等に補正するためには、等間隔で区切ることが望ましい。

### 【0035】

出力部30Yでは、生成された1アドレスごとに補正係数メモリ15Yから補正係数（Y）が読み出される。さらに、周波数変調回路31Yによって、補正係数（Y）を使用して画像クロック51が変調され、同期回路32Yによって基準信号40に同期される。この結果得られるのが、部分的に周波数が変化したPWM駆動クロック（Y）54である。このPWM駆動クロック（Y）54によって出力されたPWM出力信号（Y）は、図7に示すように、場所によって1画素に相当するパルス幅が異なる。この出力信号（Y）によって形成された画像は、場所によって1画素の大きさが変化し、これによってブラックの画像との部分的な位置ずれが補正されたイエローの画像が形成される。

### 【0036】

以上詳細に説明したように、本実施の形態の画像形成装置によれば、立ち上げ時等に準備処理が行われ、画像形成時に画像形成処理が行われる。準備処理では、検出センサ7によるレジストマークの検出信号から、C P U 1 1で各色の画素間隔カーブ16が作成される。そして、画素間隔カーブ比較部14で基準色（K）のカーブと比較されて、補正係数（Y, M, C）が算出され、補正係数メモリ15Y, 15M, 15Cに記憶される。画像形成処理では、基準色の変調画像クロックからアドレスが生成され、アドレスに従って補正係数メモリ15Y, 15M, 15Cから補正係数（Y, M, C）が読み出される。この補正係数によって画像クロックが変調されて、各色用のP W M駆動クロックが生成される。この各色のP W M駆動クロックが各色の入力データとともに各色のP W Mに入力される。従って、各色ごとに各部分の周波数がそれぞれ変調されるので、部分倍率が基準色に合わせて補正される。

### 【0037】

さらに、各部の動作クロックをすべて画像クロック生成部23が生成するクロックから生成しているので、このクロックを変更するだけで装置の動作速度の変更にも柔軟に対応できる。また、補正係数メモリ15Y, 15M, 15Cから補正係数（Y, M, C）を読み出すアドレスは変調画像クロック（K）から生成される。従って、各色の補正係数（Y, M, C）に関わらず、ブラックのタイミングで周波数が変調される。また、経時変化などにより、ブラックの主走査倍率補正量が変化した場合でも、他の色の1ラインの長さも追隨して修正される。従つて、アドレス生成回路へ入力するクロックを別途調整する必要はない。

### 【0038】

なお、本実施の形態は単なる例示にすぎず、本発明を何ら限定するものではない。したがって本発明は当然に、その要旨を逸脱しない範囲内で種々の改良、変形が可能である。

例えば、上記の実施の形態では、ブラックを基準色としたが、他の色を基準色とすることもできる。あるいは、基準色を設けず、全色補正することもできる。

また例えば、上記実施の形態では、8画素ごとに1アドレスとしたが、この区

切り方はこれに限るものではない。極論すれば1画素ごとに1アドレスとすることもできる。

### 【0039】

#### 【発明の効果】

以上の説明から明らかなように本発明によれば、場所によらず一定の均一なずれのみでなく、種々の部分的なばらつきに対する部分倍率補正を可能とした画像形成装置とすることができます。

#### 【図面の簡単な説明】

##### 【図1】

本実施の形態に係る画像形成装置の概略構成図である。

##### 【図2】

レジストマークの検出のための概略構成図である。

##### 【図3】

補正係数算出のための概略構成を示すブロック構成図である。

##### 【図4】

画素間隔カーブの例を示すグラフ図である。

##### 【図5】

主走査部分倍率補正のための概略構成を示すブロック構成図である。

##### 【図6】

主走査部分倍率補正のための概略構成を示すブロック構成図である。

##### 【図7】

主走査部分倍率補正方法を示す説明図である。

#### 【符号の説明】

4 C, 4 M, 4 Y, 4 K 画像形成部

6 C, 6 M, 6 Y, 6 K レーザドライバ

7 検出センサ（位置ずれ検出手段）

14 画素間隔カーブ比較部（倍率補正データ生成手段）

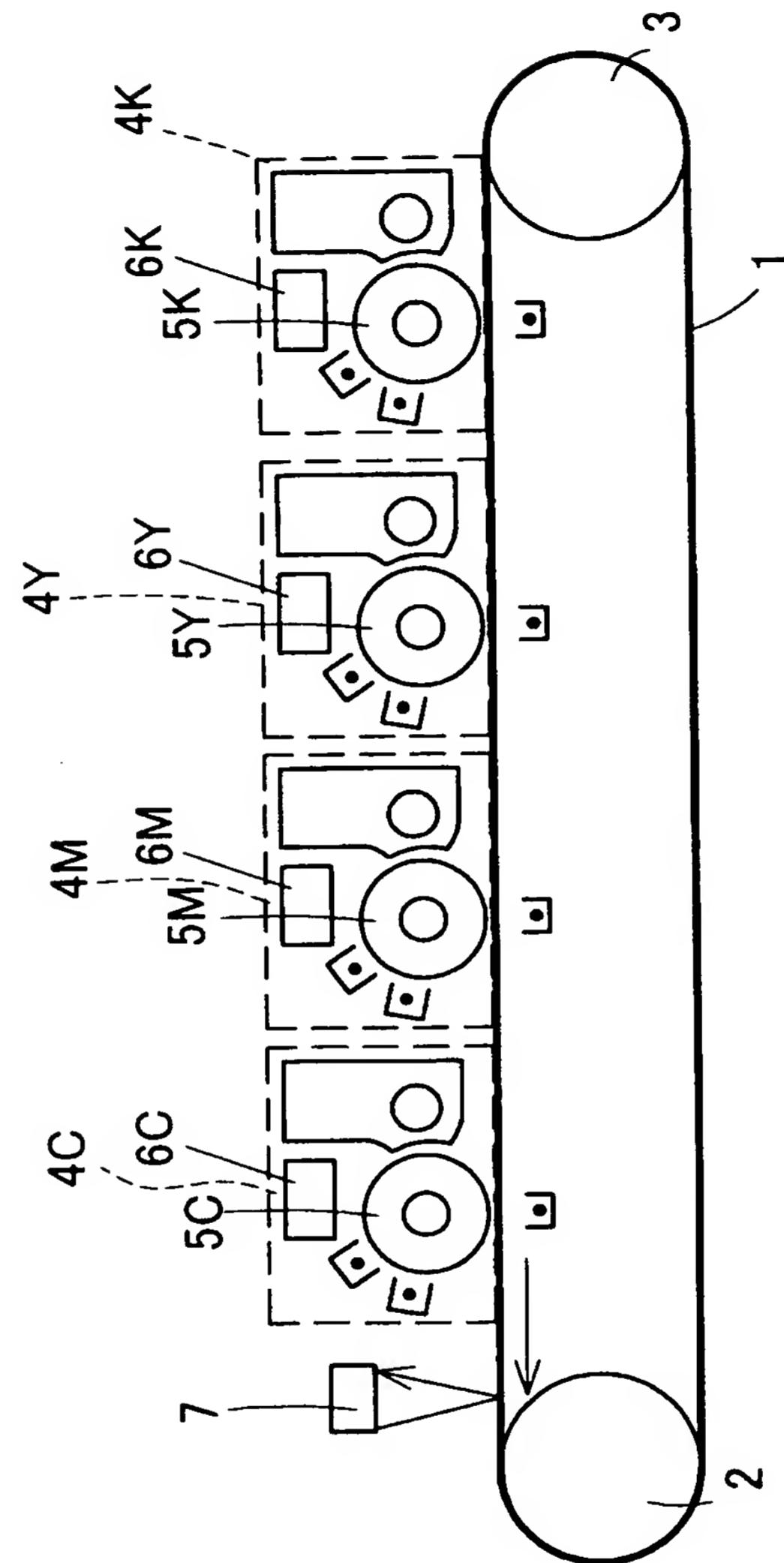
15 Y, 15 M, 15 C 補正係数メモリ（補正メモリ）

22 Y, 22 M, 22 C, 22 K 調停メモリ

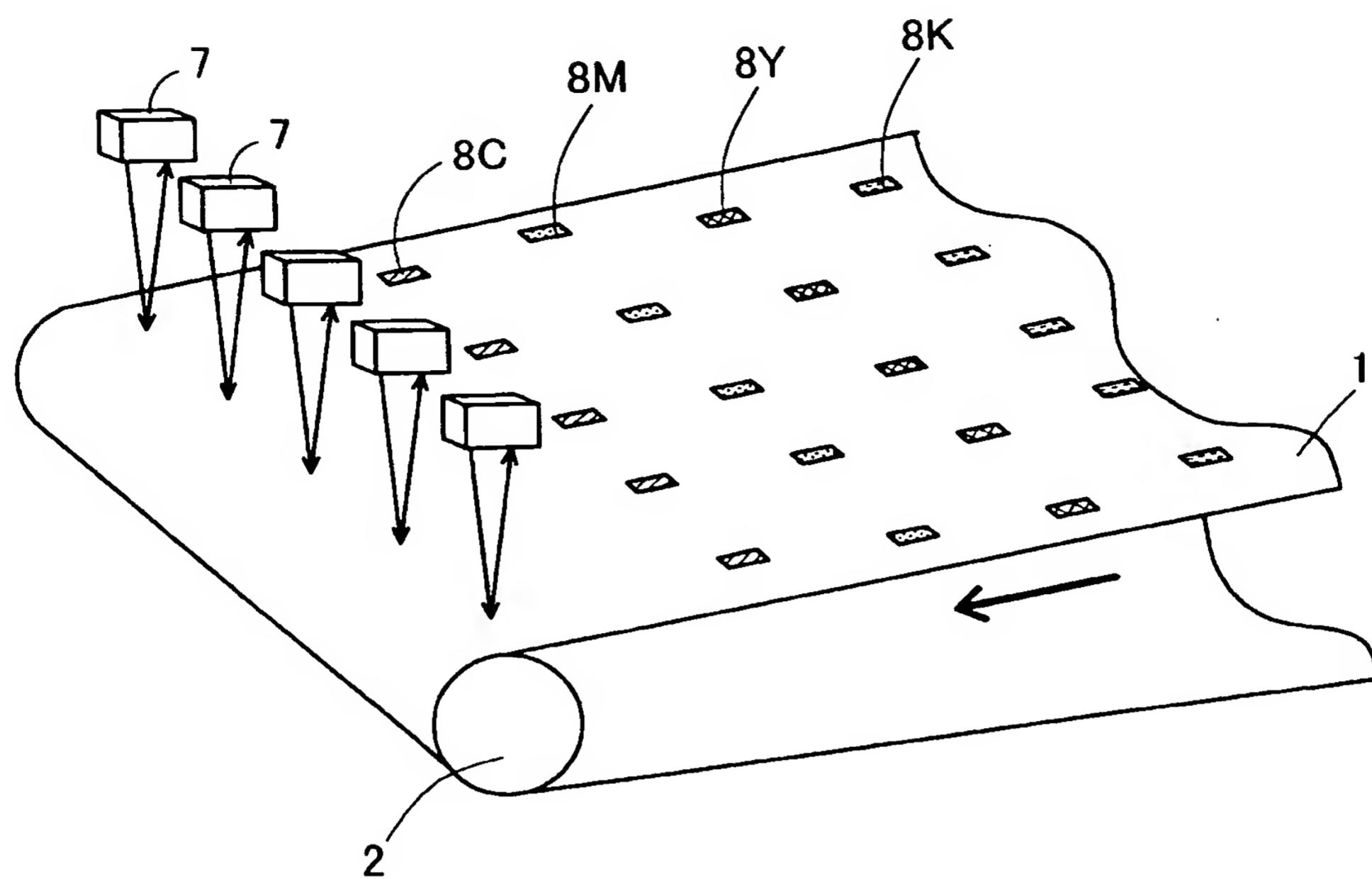
23 画像クロック生成部（画像クロック発生部）  
31Y, 31M, 31C 周波数変調回路（変調クロック生成部）  
33Y, 33M, 33C, 33K PWM（画像形成制御部）  
35 レジスタ（基準倍率メモリ）  
36 アドレス生成回路（読み出し手段）

【書類名】 図面

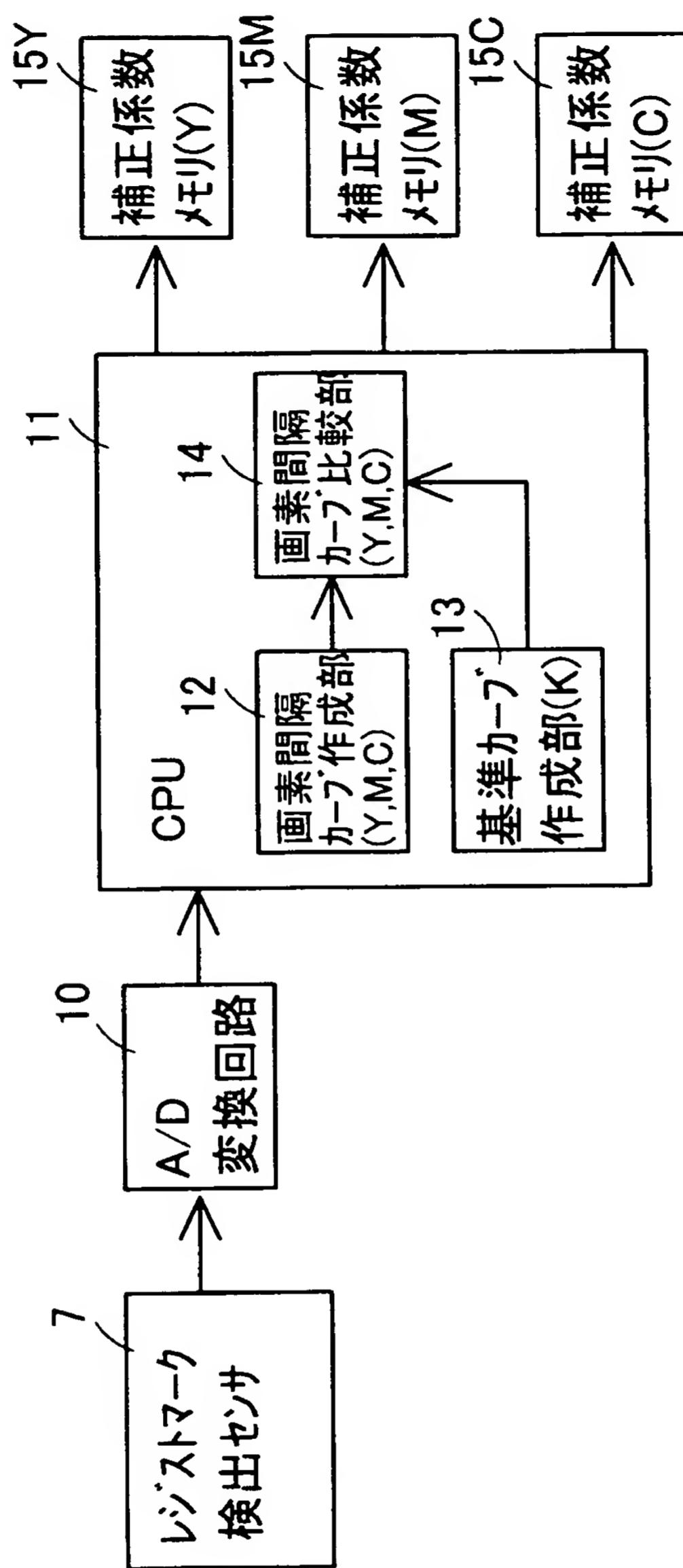
【図 1】



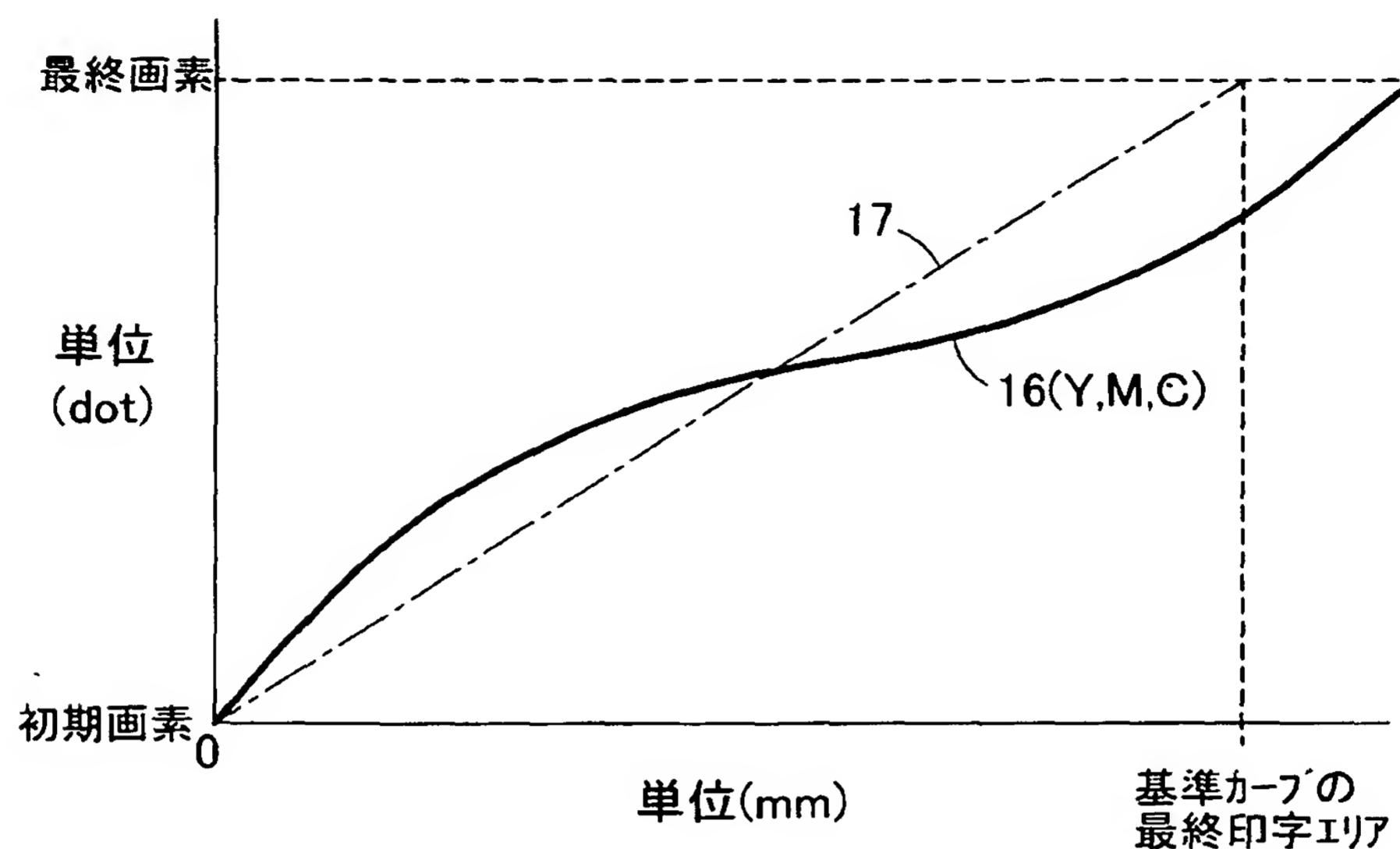
【図2】



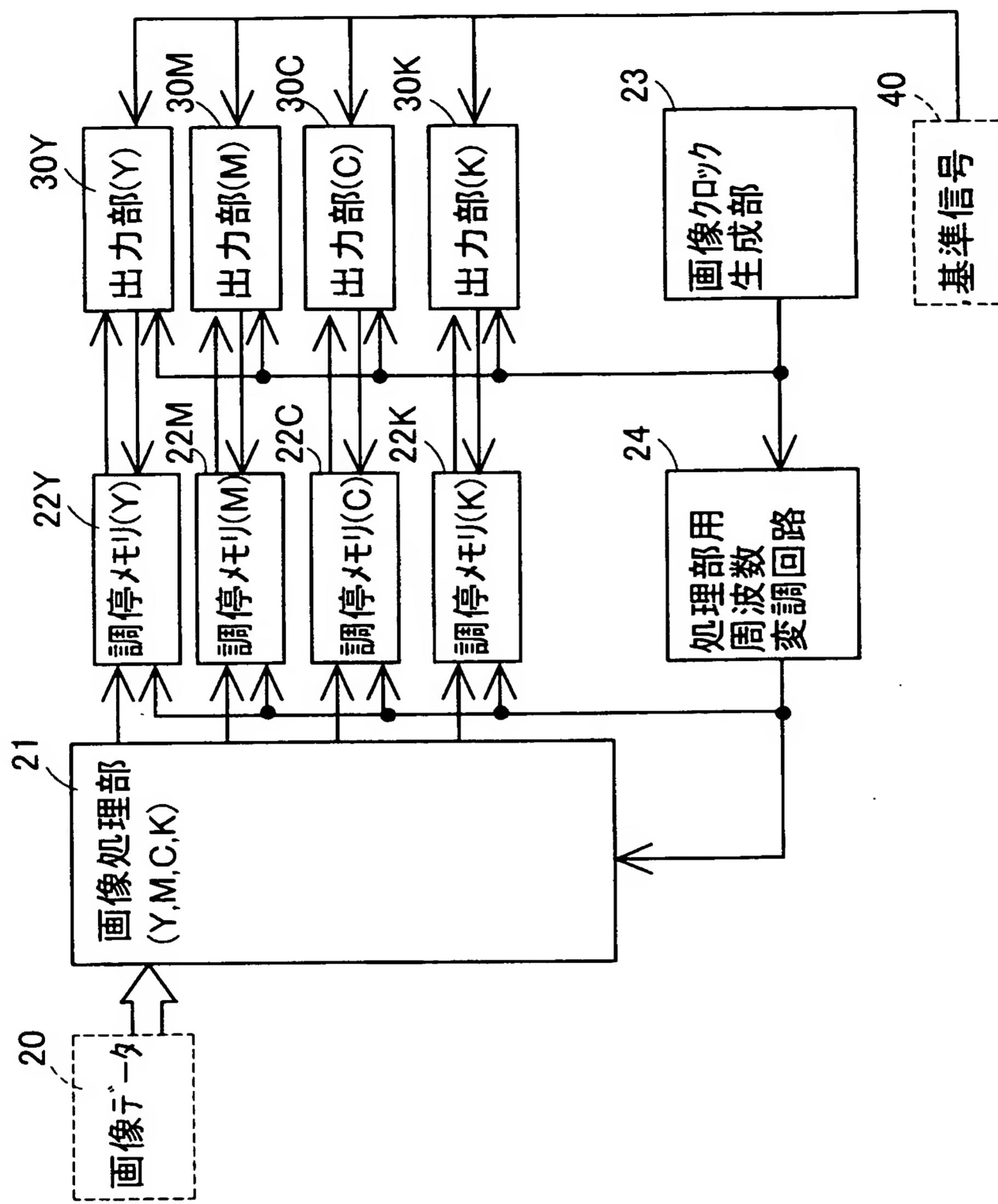
【図3】



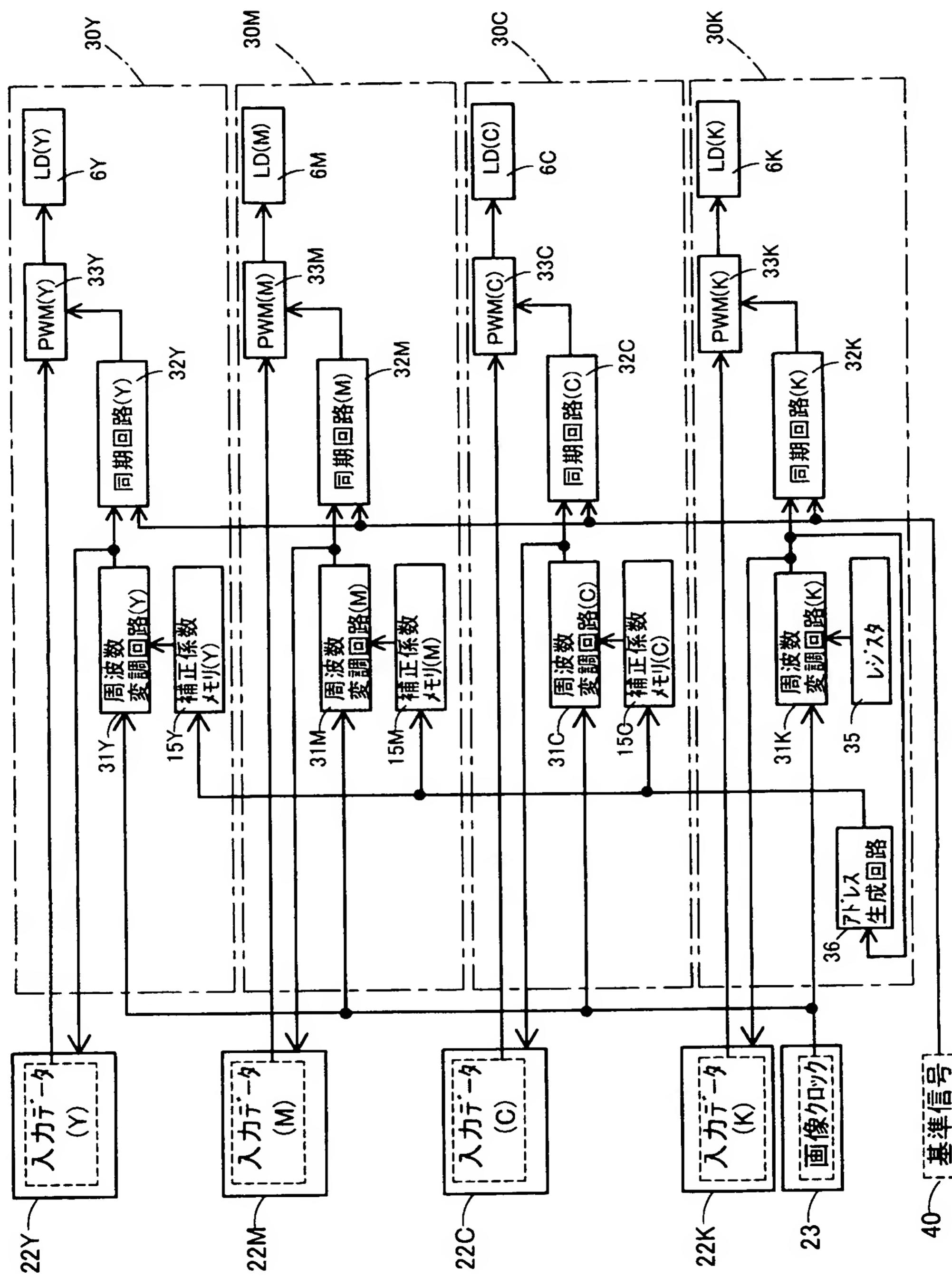
【図4】



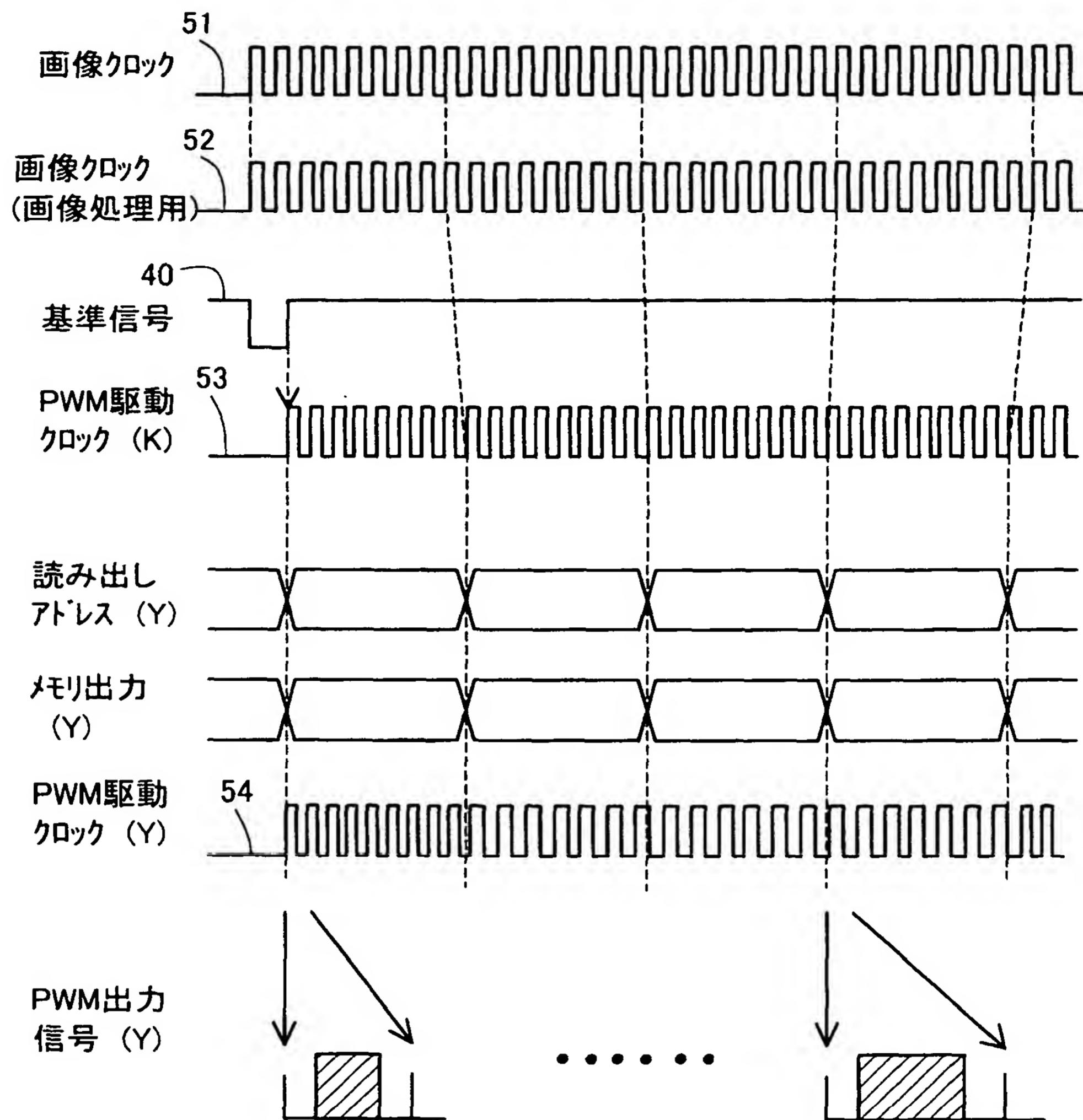
【図5】



【図6】



【図 7】



【書類名】 要約書

【要約】

【課題】 場所によらず一定の均一なずれのみでなく、種々の部分的なばらつきに対する部分倍率補正を可能とした画像形成装置を提供すること。

【解決手段】 画像クロック生成部23によるクロックから基準色（ブラック）の変調画像クロックが生成され、このクロックを基にして、アドレス生成回路36においてアドレスが生成される。基準色以外の各色の出力部30では、このアドレスにより補正係数メモリ15から補正係数を読み出す。周波数変調回路31は、補正係数に従って画像クロックを変調する。PWM33は、同期回路32によって基準信号40に同期された変調画像クロックと入力データとから、レーザドライバ6に駆動用のパルスを出力する。

【選択図】 図6

特願2002-245034

出願人履歴情報

識別番号 [000006079]

1. 変更年月日 1990年 8月27日  
[変更理由] 新規登録  
住 所 大阪府大阪市中央区安土町二丁目3番13号 大阪国際ビル  
氏 名 ミノルタカメラ株式会社

2. 変更年月日 1994年 7月20日  
[変更理由] 名称変更  
住 所 大阪府大阪市中央区安土町二丁目3番13号 大阪国際ビル  
氏 名 ミノルタ株式会社